

ÖZGEÇMİŞ VE ESERLER LİSTESİ

ÖZGEÇMİŞ

Adı Soyadı: Merih YILDIZ

Öğrenim Durumu:

Derece	Bölüm/Program	Üniversite	Yıl
Lisans	Elektronik ve Haberleşme Mühendisliği Bölümü	İstanbul Teknik Üniversitesi	2000
Y. Lisans	Elektronik ve Haberleşme Mühendisliği Bölümü	İstanbul Teknik Üniversitesi	2003
Doktora	Elektronik Mühendisliği Bölümü	İstanbul Teknik Üniversitesi	2009
Doc. / Prof.			

Yüksek Lisans Tez Başlığı ve Tez Danışman(lar)ı :

“Üçüncü kuşak akım taşıyıcılar ve uygulamaları”, Tez Danışmanı: Prof. Dr. M. Sait Türköz.

Doktora Tezi/S.Yeterlik Çalışması/Tıpta Uzmanlık Tezi Başlığı ve Danışman(lar)ı :

“Ayarlanabilir CMOS sınıflandırıcı devrelerde yeni olanaklar”, Tez Danışmanları: Prof. Dr. Serdar Özoğuz, Prof. Dr. Shahram Minaei.

Görevler:

Görev Unvanı	Görev Yeri	Yıl
Ar.Gör.	Elektronik ve Haberleşme Mühendisliği Bölümü	2001-2009
Dr. Ar. Gör.	Elektronik ve Haberleşme Mühendisliği Bölümü	2010-2011
Dr. Öğr. Üyesi	Elektronik ve Haberleşme Mühendisliği Bölümü	2011-

Yönetilen Yüksek Lisans Tezleri :

Yönetilen Doktora Tezleri/Sanatta Yeterlik Çalışmaları :

Projelerde Yaptığı Görevler :

ASD: Çok Amaçlı Ayarlanabilir CMOS Sınıflandırıcı Devreler
Tubitak Projesi 01/02/2007- 01/08/2010
Yardımcı Eleman.

İdari Görevler :

Bilimsel Kuruluşlara Üyelikler :

IEEE

Ödüller :

Son iki yılda verdiği lisans ve lisansüstü düzeydeki dersler (Açılmışsa, yaz döneminde verilen dersler de tabloya ilave edilecektir):

Akademik Yıl	Dönem	Dersin Adı	Haftalık Saati		Öğrenci sayısı
			Teorik	Uygulama	
2018-2019	Güz	Sayısal Devre Tasarımı	2	2	45
		Electronic Circuits-II	3	2	17
		VLSI Circuit Design	3	0	20
		Elektronik Devreleri-II	3	2	29
		VLSI Devre Tasarımı	3	0	43
	Yüksek Lisans	Analog Tümdevre Tasarımı	3	0	6
	Bahar	Lojik Devreler	2	2	34
		Microprocessor Systems	2	2	14
		Mikroişlemci Sistemleri	2	2	43
		Elektronik Devreleri-I	3	2	35
Yüksek Lisans	Elektrik Müh. Gelişmiş Sayısal Yöntemler	3	0	5	
2017-2018	Güz	Elektrik Devreleri	3	2	21
		Endüstriyel Elektronik	3	2	15
		Electrical Circuits	3	2	102
		Electronic Circuits-II	3	2	37
		Elektronik Devreleri-II	3	0	23
	Bahar	Lojik Devreler	3	2	52
		Microprocessor Systems	2	2	37
		Mikroişlemci Sistemleri	2	2	19
		Elektronik Devreleri-I	3	2	23
	Yüksek Lisans	Devre Sentezi	3	0	6

ESERLER

A. Uluslararası hakemli dergilerde yayımlanan makaleler :

- A1.** YILDIZ, M., MINAEI, S., and YUCE, E.: 'A high performance full-wave rectifier using a single CCII-, two diodes and two resistors', Online published in Scientia Iranica, 2017.
- A2.** Gökna, İ.C., **Yıldız, M.**, Minaei, S., "Metamutator applications: a quadrature MOS only oscillator and transconductance/transimpedance amplifiers" Analog Integrated Circuits and Signal Processing, 2016. (DOI: 10.1007/s10470-016-0782-5).
- A3.** Minaei, S., Gökna, İ.C., **Yıldız, M.**, Yuce, E., "Memstor, memstance simulations via a versatile 4-port built with new adder and subtractor circuits" International Journal of Electronics, vol. 102, no. 6, pp. 911-931, 2015. (DOI: 10.1080/00207217.2014.942890).
- A4.** Arslan, E., **Yıldız, M.**, Minaei, S., "A compact rail-to-rail CMOS buffer amplifier with very low quiescent current" International Journal of Electronics, vol. 102, no. 16, pp.982-992, 2015 (DOI: 10.1080/00207217.2014.947637).
- A5.** Goknar, I. C., **Yıldız, M.**, Minaei, S., Deniz, E., "Neural CMOS Integrated Circuit and Its Application to Data Classification", IEEE Transactions on Neural Networks and Learning Systems, Vol. 23, No. 5, pp. 717-724, 2012.
- A6.** **Yıldız, M.**, Minaei, S., Arslan, E., "High-Slew Rate Low-Quiescent Current Rail-to-Rail CMOS Buffer Amplifier for Flat Panel Displays" Journal of Circuits, Systems, and Computers (JCSC), Vol. 20, No. 7, pp. 1277-1286, 2011.
- A7.** **Yıldız, M.**, Minaei, S., Gökna, İ.C. "A Flexible Current-Mode Classifier Circuit and its Applications" International Journal of Circuit Theory and Applications, Vol. 39, No. 9, pp. 933-945, 2011.
- A8.** **M. Yıldız**, S. Minaei, C. Gökna, "A CMOS Classifier Circuit using Neural Networks with Novel Architecture", IEEE Transaction on Neural Networks", Vol. 18, No.6, pp. 1845-1849, Ocak 2007.
- A9.** **M. Yıldız**, S. Minaei, C. Gökna, "Current Mode Double Threshold Neuron Activation Function", Complex Computing Networks, Springer in Physics Series, Vol. 104, pp. Haziran 2006
- A10.** S. Minaei, **M. Yıldız**, S. Türköz, H. Kuntman, "High Swing CMOS Realization for Third Generation Current Conveyor (CCIII)", Istanbul University Journal of Electrical and Electronics, Vol. 3 (1) , pp. 819-826, 2003.

B. Uluslararası bilimsel toplantılarda sunulan ve bildiri kitabında (Proceedings) basılan bildiriler :

- B1. YILDIZ, M., GÖKNAR, İ.C. and MINAEI, S.,** "MOS only Oscillator Using Adder and Subtractor Circuits," Proceedings, 8th International Conf. on Electrical and Electronics Engineering, ELECO 2015, Nov. 26-28, 2015, Bursa, Turkey.
- B2. MINAEI, S., YILDIZ, M., GÖKNAR, İ.C. and YÜCE, E.** "Negative Impedance Inverter and All-Pass Filter Realizations Using Adder and Subtractor Blocks", *Proceedings, IEEE 57th International Midwest Symposium on Circuits and Systems MWSCAS 2014* , Aug. 3-6 2014, Texas, USA.
- B3. Gök nar, I.C., Minaei, S., Yıldız, M., Akcakaya, E.,** "Pulse Width Modulation Using a Recently Developed CMOS Core Circuit" European Conference on Circuit Theory and Design (ECCTD 2013), 8-12 September 2013, Dresden, Germany.
- B4. M. Yıldız, S. Minaei ve S. Özoğuz,** "Linearly Weighted Classifier Circuit", Northeast Workshop on Circuits and Systems, 28 Haziran -1 Temmuz, 2009, Toulouse, Fransa.
- B5. M. Yıldız, S. Minaei ve İ.C. Gök nar,** "Realization and Template Matching Application of a CMOS Classifier Circuit", IEEE Applied Electronics, 10-11 Eylül, 2008, Pilsen, Çek Cumhuriyeti.
- B6. M. Yıldız, S. Minaei ve İ.C. Gök nar,** "A Low-Power Multilevel-Output Classifier Circuit", ECCTD 2007, European Conference on Circuit Theory and Design, 26-30 Ağustos, 2007, Sevil, İspanya.
- B7. M. Yıldız, S. Minaei ve İ.C. Gök nar,** "CMOS Realization of a Quantized- Output Classifier Circuit", 13th IEEE International Conference on Electronics, Circuits and Systems (ICECS 2006), 10-13 Aralık, 2006, Nice, Fransa.
- B8. M. Yıldız, S. Minaei, ve C. Gök nar,** "Current Mode Double Threshold Neuron Activation Function", CCN 2005, International Symposium on Complex Computing Network, 13-14 Haziran, 2005, İstanbul, Türkiye.
- B9. S. Minaei, M. Yıldız ve H. Kuntman,** "New Realization of Floating Lossless Inductance and R-L Impedance Simulators", Northeast Workshop on Circuits and Systems NEWCAS 20-23 Haziran, 2004, Montreal, Kanada.
- B10. S. Minaei, M. Yıldız ve H. Kuntman,**"New Realization of Voltage-Mode Multifunction Filters without External Passive Elements" 2th IEEE Mediterranean Electrotechnical Conference MELECON, 9-12 Mayıs, 2004, Dubrovnik, Hırvatistan.

B11. S. Minaei, **M. Yıldız**, H. Kuntman, ve S. Turkoz, "High Performance CMOS Realization of The Third Generation Current conveyor (CCIIIs)", 45th IEEE International Midwest Symposium on Circuit and Systems, (MIDWEST 2002), 4-7 Ağustos 2002, Oklahoma, USA.

C. Yazılan uluslararası kitaplar veya kitaplarda bölümler :

C1.

D. Ulusal hakemli dergilerde yayımlanan makaleler :

D1. **M. Yıldız**, S. Özoğuz, S. Minaei ve C. Göknaç, " A Low-power Multilevel CMOS classifier circuit", İTÜ Dergisi/d, Mühendislik, Vol. 9, No. 1, pp.57-64, Feb. 2010.

E. Ulusal bilimsel toplantılarda sunulan ve bildiri kitaplarında basılan bildiriler:

E1. S. Minaei, **M. Yıldız**, B. Metin ve O. Cicekoglu, "İki Ucu Serbest Kayıpsız Endüktans Ve R-L Empedans Benzetimlerinin Aktif Devreler İle Gerçeklenmesi", Elektrik-Elektronik ve Bilgisayar Mühendisliği Sempozyomu (ELECO 2004) Aralık 2004 Bursa, pp. 96-99.

E2. S. Minaei, **M. Yıldız** ve H. Kuntman, "Sadece Aktif Eleman Kullanılarak Süzgeç Tasarımı ve Gerçekleştirilmesi", IEEE 12. Sinyal İşleme ve İletişim Uygulamaları Kurultayı SIU 2004, Kuşadası, Türkiye, Nisan 2004, pp. 630-633.

E3. S. Minaei, **M. Yıldız**, H. Kuntman, ve S. Turkoz "Yeni Yüksek Başarımli CMOS Üçüncü Kuşak Akım Taşıyıcı (CCIII)", Elektrik-Elektronik ve Bilgisayar Mühendisliği Sempozyomu (ELECO 2002) Bursa, Turkey, 18-22 Aralık 2002, pp.108-112.

F. Diğer yayınlar :